

chipscope 练习 3 说明

明德扬科技教育有限公司

官 网: www.mdy-edu.com

淘 宝: mdy-edu.taobao.com

QQ 群: 97925396

QQ 咨询: 158063679

一、 练习内容及要求

请下载本练习的工程。

本工程实现如下功能：dout 每隔一段时间连续输出 0~1023，然后在 dout 为 1023 的同时，dout_vld 为高，指示此数据是该段的最后一个数据。

但本工程实现时有错误，请用 chipscope 捕捉该错误。

二、 信号列表

信号名	I/O	位宽	说明
Clk	I	1	时钟，50M
rst_n	I	1	复位信号
dout_vld	O	1	输出有效指示信号
dout	O	16	输出计数器值。

三、 学习建议

- 1、 按照自己的理解，捕捉该错误并指出来。