



## 我们的第二个设计

主讲人：潘老师



**SiMPLE** DESIGN



## 练习要求

模块工作时钟为50M，每当收到en时，tx产生如下串口时序，其中波特率为9600（每比特长度为1/9600秒，5208个时钟），奇偶位、D6~D0固定为8'b11010110。



# THANKS

