

# 明德扬科技教育有限公司

## verilog 快速掌握之复杂模块设计说 明

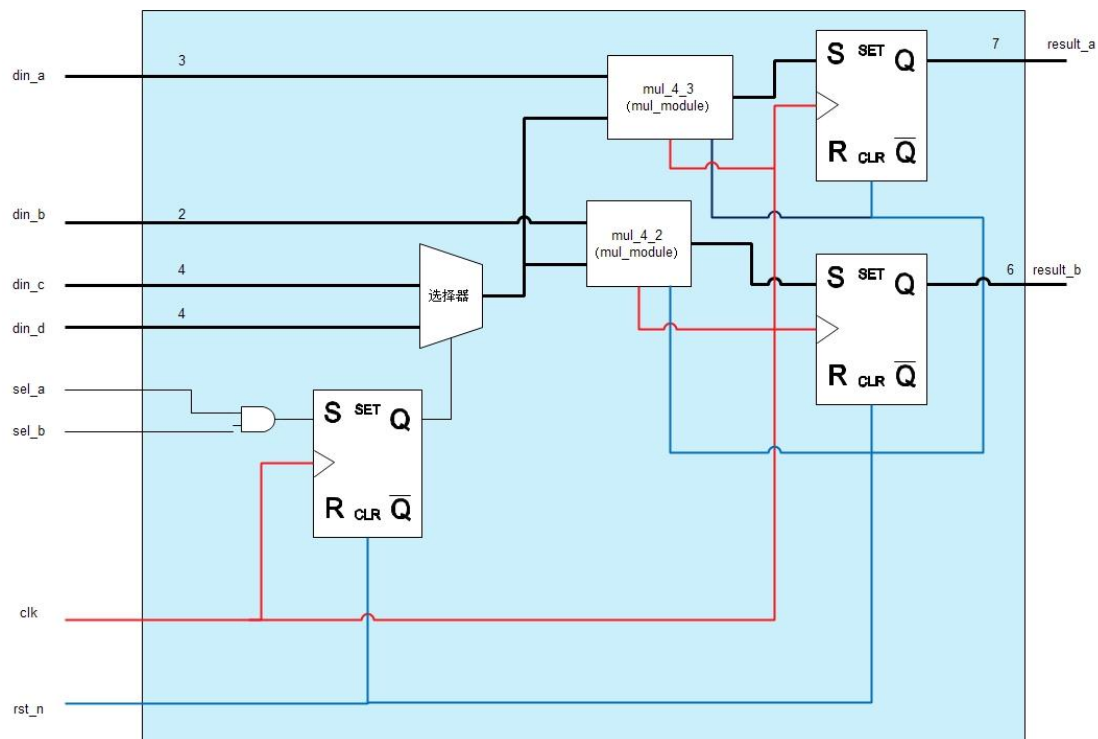
官 网: [www.mdy-edu.com](http://www.mdy-edu.com)

淘 宝: [mdy-edu.taobao.com](http://mdy-edu.taobao.com)

QQ 群: 97925396

QQ 咨询: 158063679

## 一、练习要求说明



按照上述电路，编写 module 文件：

1. 模块名为 mul2port
2. mul\_module 即为 verilog 快速掌握之模块设计的模块

## 二、要求

编写完成后，与答案对照。