



明德扬
科技·教育

点拨·FPGA之 Verilog快速掌握之复杂模块设计



点透学习误区 拨出设计精髓

主 讲：潘文明

明德扬科教

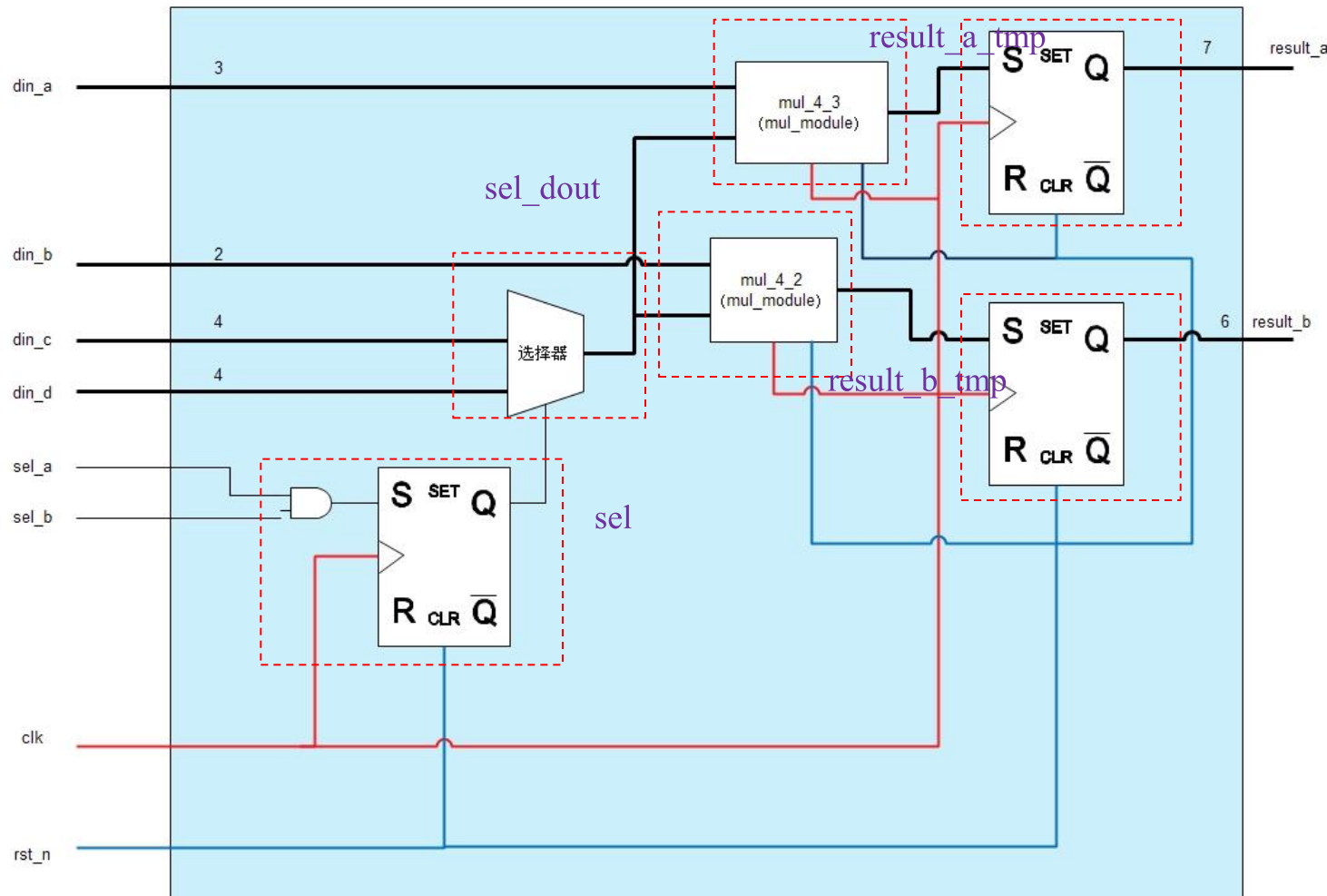


QQ群: 97925396

官 网: <http://www.mdy-edu.com>

淘 宝: <http://mdy-edu.taobao.com>

复杂模块设计



明德扬科教



QQ群: 97925396

官 网: <http://www.mdy-edu.com>

淘 宝: <http://mdy-edu.taobao.com>



Thank You !